



AMBA规范和ARM系统 IP

摘要:

本课程旨在帮助工程师使用 ARM 的高级一致性片上结构技术设计硅器件。课程不仅介绍 AHB、AXI 和 APB 组件以及更新的 ACE (即 AXI 一致性扩展),而且还涵盖一系列标准的一致性系统组件: SMMU-400、CCI-400、DMC-400、NIC-400 和 GIC-400。

参与培训的必备条件:

- 具备系统级芯片设计的实际运用知识
- 熟悉 ARM 技术则更佳

受众:

需要了解并运用在构建一致性多核系统时所涉及的 AMBA 片上互连及相关技术的硬件工程师。

课程培训天数:

2 天

课程内容:

- AHB-Lite 协议
- AXI 协议
- AXI 互连架构
- APB 协议
- CoreLink NIC-400 – 网络互连
- AMBA Designer
- CoreLink DMC-400 – 动态内存控制器
- 缓存和内存概览
- AMBA 4 概览
- CoreLink CCI-400 – 缓存一致性互连
- CoreLink MMU-500 – 系统内存管理单元