



ARM Cortex-A35多核硬件设计

摘要：

本培训课程旨在帮助工程师设计基于 Cortex-A35 多核处理器的硬件。

参与培训的必备条件：

- 了解 ARMv8-A 架构（见下方备注）
- 熟悉 AMBA 片上总线架构
- 具备嵌入式系统的知识
- 具有处理数字逻辑和硬件 /ASIC 设计问题的相关经验

受众：

需要参与基于 ARM Cortex-A32 多核处理器的系统级芯片 (SoC) 设计项目的硬件工程师。

课程培训天数：

3 天

课程内容：

- Cortex-A35 处理器概览
- ARMv8-A 架构概览
- Cortex-A35 处理器内核
- Cortex-A35 内存管理单元
- Cortex-A35 内存子系统
- Cortex-A35 时钟和复位
- Cortex-A35 电源管理
- CCI-400 缓存一致性互连（或 CCN-504 缓存一致性网络）
- GIC-400 中断控制器（或 GIC-500 中断控制器）
- Cortex-A35 系统设计注意事项
- Cortex-A35 调试
- Cortex-A35 启动
- Cortex-A35 配置
- Cortex-A35 集成

备注：

我们还为没有 ARMv8-A 架构和 AMBA 预备知识的学员提供为期一天针对这些主题的选修课程。